

DAFTAR PUSTAKA

- [1] Hajar, I., & Rahayuni, S. M. (2020). Analisis Perbaikan Faktor Daya Menggunakan Kapasitor Bank Di Plant 6 PT Indocement Tunggul Prakarsa Tbk. Unit Citeureup. *Setrum: Sistem Kendali Tenaga Elektronika Telekomunikasi Komputer*, 9(1), 8–16.
- [2] Rofii, A., & Ferdinand, R. (2018). Analisa Penggunaan Kapasitor Bank Dalam Upaya Perbaikan Faktor Daya. *Jurnal Kajian Teknik Elektro*, 3(1), 39–51.
- [3] Putri, R. N., & Putranto, H. (2013). Analisis Perhitungan Losses Pada Jaringan Tegangan Rendah Dengan Perbaikan Pemasangan Kapasitor. *Tekno*, 20, 23–28.
- [4] Dani, A., & Hasanuddin, M. (2018). Perbaikan Faktor Daya Menggunakan Kapasitor Sebagai Kompensator Daya Reaktif (Studi Kasus STT Sinar Husni). *Seminar Nasional Royal (SENAR)*, 673–678.
- [5] Fahmi Hakim, M. (2014). Analisis Kebutuhan Capacitor Bank Beserta Implementasinya Untuk Memperbaiki Faktor Daya Listrik Di Politeknik Kota Malang. *Jurnal ELTEK*, 12(1), 105–118.
- [6] Aribowo, B. T., Setiawidayat, S., & Muksin, M. (2018). Simulasi dan Analisis Load Flow Sistem Interkoneksi Kalimantan Timur Menggunakan Software ETAP 12.6. *Jurnal Ilmiah Giga*, 8(1), 114–121.
- [7] Amin R., M. (2020). Studi Perbaikan Faktor Daya dan Tegangan Akibat Pembebanan Pada Sistem Kelistrikan Kapal Latih Sultan Hasanuddin. *Tugas Akhir Universitas Hasanuddin Makassar*.
- [8] Ramdhani, Mohamad. (2008). *Rangkaian Listrik*. Jakarta : Erlangga.
- [9] Almanda, D., & Majid, N. (2019). Studi Analisa Penyebab Kerusakan Kapasitor Bank Sub Station Welding di PT Astra Daihatsu Motor. *RESISTOR (ElektRONika KEndali TelekomunikaSI Tenaga LiSTrik KOmputeR)*, 2(1), 7–14.
- [10] Noor, S., & Saputera, N. (2014). Efisiensi Pemakaian Daya Listrik Menggunakan Kapasitor Bank. *Jurnal Poros Teknik*, 6(2), 73–78.

- [11] Nuwolo, A., & Kusmantoro, A. (2015). Rancang Bangun Kapasitor Bank pada Jaringan Listrik Gedung Universitas PGRI Semarang. *Jurnal Universitas PGRI Semarang*, 8–14.
- [12] Akto, S., Ervianto, E., & Sukma, D. Y. (2014). Kajian Penempatan Kapasitor Bank Menggunakan Metode Genetik Algoritma pada South Balam Feeder 1 PT Chevron Pacific Indonesia. *Jurnal Online Mahasiswa FTEKNIK*, 2(1), 1–8.
- [13] Yani, A. (2017). Pemasangan Kapasitor Bank untuk Perbaikan Faktor Daya. *Journal of Electrical Technology*, 2(3), 31–35.
- [14] Mubarak, A. H. (2013). Simulasi pemasangan filter harmonisa pada sistem tenaga listrik menggunakan software etap. *Jurnal Universitas Cokroaminoto Palopo*, 02, 738–746.
- [15] Habsoro, S. W., Nugroho, A., & Winardi, B. (2013). Analisa Penempatan Kapasitor Bank Untuk Perhitungan Drop Voltage Pada Feeder Batang 02 Tahun 2012-2016 Dengan Software Etap 7.0.0. *Transient*, 2(1), 16–23.
- [16] Nugroho, A., & Setiawan, E. (2015). Analisa Perbaikan Losses Dan Jatuh Tegangan Pada Jaringan Sambungan Rumah Tidak Standar Dengan Simulasi Software Etap 7.5.0. *Transmisi*, 17(3), 141–146.
- [17] Sirait, Bonar. 2021. *Diktat Kuliah Sistem Distribusi Tenaga Listrik*. Pontianak: Fakultas Teknik Universitas Tanjungpura.
- [18] Albaroka, Guton. (2017). Analisis Rugi Daya Pada Jaringan Distribusi Penyulang Barata Jaya Area Surabaya Selatan Menggunakan Software ETAP 12.6. *Jurnal Teknik Elektro*, Vol. 6, No. 2, 105-110.
- [19] Pujiono. (2013). *Rangkaian Listrik*. Yogyakarta: Graha Ilmu.
- [20] SPLN No. 1. 1995. *Tegangan-Tegangan Standar*. Jakarta: Perusahaan Umum Listrik Negara.
- [21] SPLN No.70-1. 1985. *Pembakuan Istilah Teknik Bidang Kelistrikan*. Jakarta: Perusahaan Umum Listrik Negara.